|  |  |
| --- | --- |
|  | |
| **STUDENT:**  ***Daniel Hlavička***  ***Šimon Bučka*** | **ROČNÍK:**  **III.** |
| **PŘEDMĚT:**  ***Analogová a číslicová technika*** | **DATUM:**  **15.11. 2024** |
| **NÁZEV:**  ***Operační zesilovače II.*** | |

**1.6 Operační zesilovače II.**

**1.6.1 Úkol:**

1. Ověřte funkci operačního zesilovače ve funkci integrátoru
2. Ověřte funkci operačního zesilovače ve funkci derivátoru
3. Ověřte funkci operačního zesilovače ve funkci napěťového komparátoru

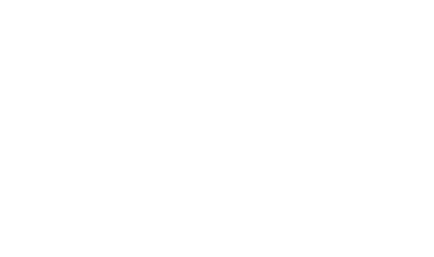
**1.6.2 Teorie:**

OZ jsou napájené ze dvou zdrojů zapojených do série s vyvedenou „nulou“ spojenou s kostrou. Je to napájení symetrickým napětím. Existují však i zapojení pro nesymetrické napájení. Pokud je při symetrickém napájení na vstupu nulové napětí, je nulové napětí také na výstupu. Při nesymetrickém napájení je při nulovém vstupním napětí na výstupu poloviční napětí zdroje. Vlastnosti operačního zesilovače jsou dány zapojením a vlastnostmi prvků v jeho okolí.

***Mezi základní zapojení patří:***

* Integrační zesilovač – u tohoto zapojení je v obvodu zpětné vazby namísto rezistoru zapojen kondenzátor (integrační kondenzátor). Přivedeme-li na vstup obdélníkový průběh získáme na výstupu napětí U2 trojúhelníkového průběhu (integrace obdélníku). Zapojení se využívá spolu s dalšími obvody jako generátor kmitočtu trojúhelníkového průběhu. Výstupní napětí je dáno vztahem:

*UVýst*. =− *RC*1 ∫*u*1( )*t dt* (1)



*Obr. 1. Integra*

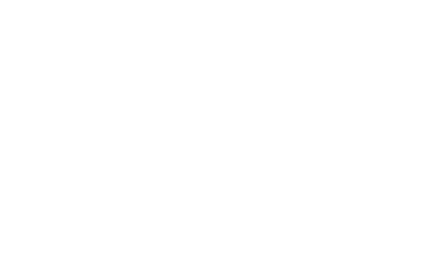
*č*

*ní zesilova*

*č*

* Derivační zesilovač – zapojení je inverzní k zapojení integračního zesilovače, tj. kondenzátor a rezistor si vymění pozice. Signál na výstupu je úměrný derivaci vstupního signálu. Výstupní napětí je dáno vztahem:

*UVýst*. =−*RC dudt*(*t*) (2)



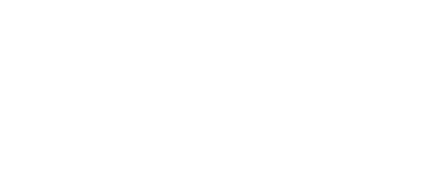
*Obr. 2. Deriva*

*č*

*ní zesilova*

*č*

* Komparátor – porovnává dvě vstupní napětí mezi sebou. Je-li napětí na invertujícím vstupu větší než na vstupu neinvertujícím, pak má výstupní napětí maximální zápornou hodnotu (tj. maximální záporné napětí, které je OZ schopen vytvořit, tzv. záporné saturační napětí) a při opačné situaci na vstupu má maximální kladnou hodnotu (tj. maximální kladné napětí, které je OZ schopen vytvořit, tzv. kladné saturační napětí). Často je na neinvertujícím vstupu připojeno referenční napětí a pak je na výstupu kladné nebo záporné napětí podle vstupního napětí na invertujícím vstupu. Poněvadž na výstupu OZ získáme pouze dvě úrovně napětí jsou komparátory využívané při konstrukci analogově digitálních převodníků.



# Obr. 3. Komparátor

**1.6.3 Zadání:**

Poznamenejte si katalogové hodnoty součástek z přiloženého listu.

Např. OP27 vstupní proud <10nA, výstupní proud ≤ 20mA, rychlost přeběhu 2,8V/µs

***Popis použitých přístrojů a součástek:***

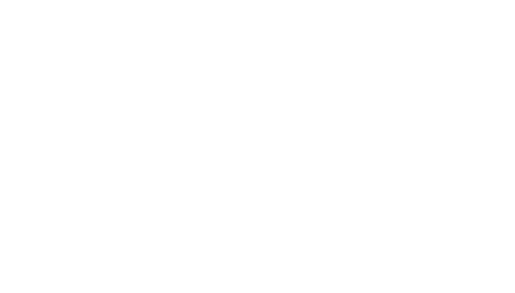
Z1 střídavý zdroj

Osc osciloskop popř.interface počítače OZ operační zesilovač

C kondenzátor nF dekáda RC R rezistor Ω dekáda RC

***Ad1)***

***Schéma zapojení:***



*Obr. 4. Zapojení pro měření operačního zesilovače ve funkci integrátoru*

***Postup měření:***

1. Zapojíme elektrický obvod podle schématu zapojení.
2. Připojíme měřící sondy z rozhraní počítače (Analog and digital data unit) soustavy RC 2000 (kanál A - vstup, kanál B - výstup). Je nutné provést synchronizaci generátoru harmonického signálu s měřicí soustavou. Synchronizaci provedeme propojením svorky Sync na generátoru se svorkou Ext Trig na měřicí soustavě.
3. Na zdroji střídavého napětí nastavíme sinusový průběh.
4. Spustíme PC a v něm program RC 2000. Po spuštění vybereme z nabídky položku Osciloscope. V sekci display vybereme YT charakteristiku a v dolním levém rohu spustíme cyklus měření tlačítkem Cycle.
5. Zkontrolujeme průběh napětí na vstupu (kanál A)

**t[s]**

**U[V]**

# Obr. 5. Průběh napětí na vstupu

f) Zkontrolujeme průběh napětí na výstupu (kanál B)

**t[s]**

**U[V]**

# Obr. 6. Průběh napětí na výstupu

1. Pokud průběh napětí souhlasí poznamenáme si hodnotu frekvence a amplitudy na generátoru a projekt uložíme. Uložení provedeme tak, že ukončíme cyklus (Cycle) a v pravém horním rohu v sekci File zvolíme Save. V aktivním adresáři vytvoříme adresář s názvem skupiny, podadresář se jmény měřících a soubor uložíme pod názvem intsin (popř. intobd). Pro kontrolu zkopírujeme obrázek pomocí tlačítka Print Screen a vložíme do Wordu.

Obsah obrázku text, snímek obrazovky, software, řada/pruh

Popis byl vytvořen automaticky

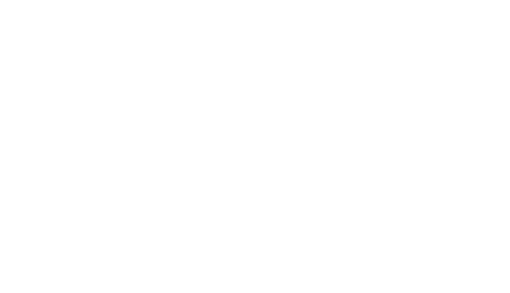
1. Měření provedeme také pro obdélníkový průběh (postup od bodu c).

Obsah obrázku text, snímek obrazovky, displej, software

Popis byl vytvořen automaticky

***Ad2)***

***Schéma zapojení:***



*Obr. 7. Zapojení pro měření operačního zesilovače ve funkci derivátoru*

***Postup měření:***

1. Zapojíme elektrický obvod podle schématu zapojení.
2. Připojíme měřící sondy stejným způsobem jako v předešlé úloze.
3. Na zdroji střídavého napětí nastavíme sinusový průběh.
4. V programu RC 2000 necháme předešlé nastavení a zapneme měřící cyklus.
5. Zkontrolujeme průběh napětí na vstupu (kanál A)

**t[s]**

**U[V]**

# Obr. 8. Průběh napětí na vstupu

f) Zkontrolujeme průběh napětí na výstupu (kanál B)

**t[s]**

**U[V]**

# Obr. 9. Průběh napětí na výstupu

1. Pokud průběh napětí souhlasí uložíme projekt pod názvem dersin (popř. derobd).

Obsah obrázku text, snímek obrazovky, software, Vykreslený graf

Popis byl vytvořen automaticky

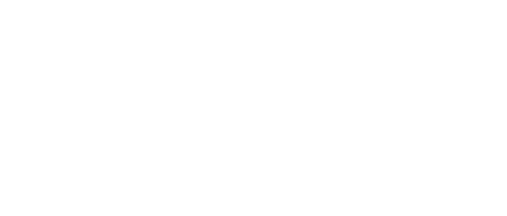
1. Měření provedeme také pro obdélníkový průběh (postup od bodu c).

Obsah obrázku text, snímek obrazovky, displej, software

Popis byl vytvořen automaticky

***Ad3)***

***Schéma zapojení:***



*Obr. 10. Zapojení pro měření operačního zesilovače ve funkci komparátoru*

***Postup měření:***

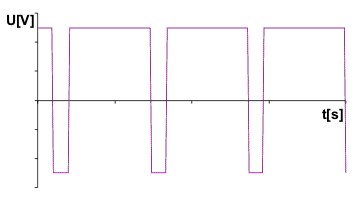
1. Zapojíme elektrický obvod podle schématu zapojení.
2. Připojíme měřící sondy stejným způsobem jako v předešlé úloze.
3. Na zdroji střídavého napětí nastavíme sinusový průběh.
4. V programu RC 2000 necháme předešlé nastavení a zapneme měřící cyklus.
5. Zkontrolujeme průběh napětí na vstupu (kanál A)

**U[V]**

**t[s]**

# Obr. 11. Průběh napětí na vstupu

f) Zkontrolujeme průběh napětí na výstupu (kanál B)



# Obr. 12. Průběh napětí na výstupu

Pozn. Napětí na výstupu bude obdélníkového průběhu. (Přesáhne-li napětí na vstupu napětí Uref dojde k překlopení komparátoru.)

g) Pokud průběh napětí souhlasí uložíme projekt pod názvem komp.

Obsah obrázku text, snímek obrazovky, displej, software

Popis byl vytvořen automaticky

**ZÁVĚR:**

Všechny body byly splněny. Bylo provedeno měření operátorů ve funkcích integrátoru,derivátoru a komparátoru.Byly změřeny vstupní a výstupní průběhy a bylo potvrzeno, že se naměřené hodnoty shodují s teorii.